

به نام خدا



منصوره لباف نیا

تاریخ تولد : ۱۳۶۵/۱/۳۱

ملیت: ایران (تهران)

تلفن : ۰۹۱۲۵۱۹۰۲۹۸

پست الکترونیکی : mlabaf@gmail.com

آدرس: تهران، میدان رسالت ، خیابان فرجام ، خیابان ملک لو

سوابق تحصیلی:

۱۳۸۳_۱۳۸۷ کارشناسی: سخت افزار کامپیوتر (رتبه ۵۰ کنکور)

- دانشگاه آزاد تهران جنوب.
- موضوع پایان نامه: طراحی و پیاده سازی نوروں عصبی ۶۴ بیتی با زبان VHDL
- استاد راهنما: آقای دکتر مسعود کتیرایی

۱۳۸۷_۱۳۸۹ کارشناسی ارشد: معماری کامپیوتر (رتبه ۱۴ کنکور)

- دانشگاه آزاد علوم و تحقیقات.
- موضوع پایان نامه: ارائه الگوریتم بهینه برای عمل تقسیم در سیستم RNS و پیاده سازی با VHDL
- استاد راهنما: آقای دکتر محمد عشقی/ دانشگاه شهید بهشتی
- استاد مشاور: آقای دکتر ناوی/ دانشگاه شهید بهشتی

۱۳۸۸_۱۳۹۰ کارشناسی ارشد: میکاترونیک (رباتیک) (رتبه ۴۰ کنکور)

- دانشگاه صنعتی شریف. (آموزش محور)

۱۳۹۴_۱۳۹۹ - دکتری : معماری کامپیوتر (رتبه ۲۹ کنکور)

- دانشگاه اصفهان
- موضوع پایان نامه: ارائه معماری امن مبتنی بر FPGA برای مقابله با حملات تروجان ها (قبولی با درجه عالی و نمره ۱۹/۲۵) (پایان نامه شایسته تقدیر در ۱۸امین دوره کنفرانس رمز)
- استاد راهنما: آقای دکتر شهرام اعتمادی

فرصت مطالعاتی :

- سال ۹۷/ دانشگاه KU Leuven واقع در کشور بلژیک به مدت شش ماه
- استاد راهنما Dr Nele Mentens
- زمینه تحقیق و پژوهش در رابطه با امنیت سخت افزار و پیاده سازی امن الگوریتم های رمزنگاری

دوره پسادکتری:

- سال ۱۴۰۳/ دانشگاه NUS کشور سنگاپور با همکاری Dr Trevor Carlson ، طراحی CPU با دسترسی امن به حافظه

سوابق کاری :

- سال ۹۸ الی ۱۴۰۳/ پژوهشگاه فناوریهای پیشرفته: گروه امنیت سخت افزار / طراحی سیستم عامل کارت هوشند DESFire/ طراحی سیستم عامل سیم کارت LTE
- سال ۹۶ الی ۹۷/ مرکز تحقیقات مخابرات: همکاری در قسمت امنیت سخت افزار پروژه تدوین نقشه راه طراحی، ساخت و تست قطعات نیمه هادی در حوزه ارتباطات و فناوری اطلاعات و در راستای برنامه ششم توسعه با نظارت خانم دکتر سعیدی
- شرکت فناوری نوین پردیس : طراحی و تست بیسیم های نظامی همکاری در قسمت برنامه نویسی
- شرکت قشم ولتاژ : کار روی PLC با زبان Ladder – انجام کد نویسی قسمت پردازش تصویر مربوط به بازوی رباتیکی
- شرکت فضا موج پرداز شریف: راه اندازی آی سی مربوط به فشرده سازی صوت، برای کار بر روی بیسیم _ کد نویسی OFDM با زبان VHDL و پیاده سازی بر روی Spartan3 _ طراحی بیسیم برای انتقال داده امن با امواج رادیویی و راه اندازی آی سی RF مربوطه با پردازنده AVR
- شرکت پایدان پارسا : کد نویسی stm1 به زبان VHDL و پروتکل های ارتباطی دیگر جهت انتقال صوت
- شرکت فناوران آینده: همکاری در بخش الکترونیک ربات پرنده با کنترلر ARM _ طراحی و راه اندازی برد تست هواپیماهای کوچک و بدون سرنشین به کمک پردازنده XMEGA
- انجام پروژه های درسی متعدد با AVR (atmega16, atmega32)
- انجام پروژه های درسی در حوزه پردازش تصویر (Open CV - matlab)

سوابق تدریس (استاد مدعو از سال ۸۸) :

- استاد مشاور پایان نامه دکتری دانشگاه اصفهان
- دانشگاه خواجه نصیر (درس امنیت سخت افزار مقطع کارشناسی ارشد)
- دانشگاه صنعتی قم

- دانشگاه شریعتی
- دانشگاه مجازی تهران
- دانشگاه آزاد واحد تهران شمال
- دانشگاه آزاد واحد تهران جنوب
- دانشگاه پیام نور

دروس تدریس شده در دانشگاه:

امنیت سخت افزار - مدار منطقی - معماری کامپیوتر- ریزپردازنده - زبان ماشین - ساختمان داده - ساختمان گسسته - برنامه نویسی - طراحی الگوریتم - سیستم عامل - آزمایشگاه ریز پردازنده- آزمایشگاه مدار منطقی - آزمایشگاه معماری کامپیوتر

داوری مقالات:

▪ مجله ISeCure

▪ کنفرانس انجمن رمز

مقالات علمی :

-Reverse Engineering of Authentication Protocol in DesFir /M.Labafniya, H,Yousefi,A.Khalesi /The ISI journal of information security/ISeCure , ۲۰۲۳, index in Scopus

-An Obfuscation Method Based on CFGLUTs for Security of FPGAs/M.Labafniya, S.Etemadi/ The **ISC** journal of information security/ISeCure , ۲۰۲۱, index in **Scopus**

-Hardware Trojan Prevention and Detection by Filling Unused Space Using Shift registers, Gate-chain and Extra Routing/M.Labafniya, S.Etemadi/ The **ISC** journal of information security/ISeCure Volume ۱۳, ۲۰۲۱ , index in **Scopus**

- Evolvable Hardware Architectures on FPGA for Side-channel Security/M.Labafniya, S.Etemadi, N.Mentens /۱۸th International Conference on Applied Cryptography and Network Security, ACNS۲۰۲۰, pp ۱۶۳-۱۸۰, indexed in **Springer**

-On the feasibility of using evolvable hardware for hardware Trojan detection and prevention /M.Labafniya, S.Picek, S.Etemadi, N.Mentens / Applied Soft Computing Journal(**Elsevier**), Volume ۹۱, June ۲۰۲۰,

- Fault Tolerant Nanoscale Structures and related Delay /M.Labafniya/ The First Iranian Microelectronics Conference / ICMCONF۰۱_۰۲۴/ ۲۰۱۹

-Secure FPGA Design by Filling Unused Spaces/M.Labafniya, S.Etemadi, R.Saiedi/ The **ISC** journal of information security/ISeCure January ۲۰۱۹, Volume ۱۱, index in **Scopus**

-Efficient Adder Cell Using GDI Structure/ Majlesi Journal of Telecommunication Devices/ ۲۰۱۸

-RNS Division Algorithm for 2^n-1 and 2^n dividers /M.Labafniya, M.Eshghi/ ICEE ۲۰۱۴ conference in Shahid Beheshti University / indexed in **IEEE**

- Non-iterative RNS division algorithm /M.Labafniya, M.Eshghi/ International MultiConference of Engineers and Computer Scientists ۲۰۱۲ (IMECS ۲۰۱۲) in Hong Kong/ indexed in **IEEE**

-An efficient OHR subtractor circuit /M.Labafniya, M.Eshghi/ CSI Journal on Computer Science and Engineering (۲۰۱۱) (علمی پژوهشی)

-An efficient adder/subtractor circuit for one-hot residue number system/M.Labafniya, M.Eshghi / ۲۰۱۰ International Conference on Electronic Devices, Systems and Applications (ICEDSA۲۰۱۰) in Malaysia/ indexed in **IEEE**

-An Efficient One-Hot OHR adder circuit /M.Labafniya, M.Eshghi/ ICEE ۲۰۱۰ conference in Isfahan University of technology/ indexed in **IEEE**

آشنایی با نرم افزار:

Programming language: Pascal, C, C++, C#, image processing with Open CV in Visual Studio and Matlab, VHDL, Verilog, Chisel, assembly

Processor & controller: AVR, ۸۰۵۱, Z۸۰, FPGA (spartan۳), PLC (logo, ۲۰۰), ARM

Software: Proteus, Pspice, protel, Hspice , EWB , Codevision , basecom, modelsim, Xilinx(ISE) , Cadence , IP compiler, Vivado, Keil

Operating system: Windows & Linux

زبان خارجی:

فارسی – انگلیسی (دارای مدرک IELTS) - عربی

دروس گذرانده شده در مقطع کارشناسی ارشد و دکتری :

- پردازش تصویر
- بینایی ماشین
- پردازش صوت
- شبکه پخشرفته
- سیستم فازی
- شبکه عصبی

- ارزیابی کارایی شبکه
- معماری کامپیوتر پیشرفته
- VHDL
- پردازش سیگنال
- دینامیک و سینماتیک ربات
- رباتیک
- سیستم سوئیچینگ
- طراحی ریزپردازنده
- طراحی از مون پذیر
- سیستم های مطمئن
- VLSI پیشرفته
- ریزپردازنده مدرن