

به نام خدا



منصوره لباف نیا

تاریخ تولد : 1365/1/31

ملیت: ایران (تهران)

تلفن : 09125190298

پست الکترونیکی : mlabaf@gmail.com

آدرس: تهران، میدان رسالت ، خیابان فرجام ، خیابان ملک لو

سوابق تحصیلی:

1387_1383 کارشناسی: سخت افزار کامپیوتر (رتبه 50 کنکور)

- دانشگاه آزاد تهران جنوب.
- موضوع پایان نامه: طراحی و پیاده سازی نوروں عصبی 64 بیتی با زبان VHDL
- استاد راهنما: آقای دکتر مسعود کتیرایی
- معدل 16.6

1389_1387 کارشناسی ارشد: معماری کامپیوتر (رتبه 14 کنکور)

- دانشگاه آزاد علوم و تحقیقات.
- موضوع پایان نامه: ارائه الگوریتم بهینه برای عمل تقسیم در سیستم RNS و پیاده سازی با VHDL
- استاد راهنما: آقای دکتر محمد عشقی/ دانشگاه شهید بهشتی
- استاد مشاور: آقای دکتر ناوی/ دانشگاه شهید بهشتی
- معدل 16.25

1390_1388 کارشناسی ارشد: میکاترونیک (رباتیک) (رتبه 40 کنکور)

- دانشگاه صنعتی شریف. (آموزش محور)
- معدل 15.28

1394_1399 - دکتری : معماری کامپیوتر (رتبه 29 کنکور)

- دانشگاه اصفهان

- موضوع پایان نامه: ارائه معماری امن مبتنی بر FPGA برای مقابله با حملات تروجان ها (قبولی با درجه عالی و نمره 19.25)
- پایان نامه شایسته تقدیر در 18امین دوره کنفرانس رمز
- استاد راهنما: آقای دکتر شهرام اعتمادی بروجنی
- معدل 16.36

فرصت مطالعاتی :

- دانشگاه KU Leuven واقع در کشور بلژیک به مدت شش ماه
- استاد راهنما Dr Nele Mentens
- زمینه تحقیق و پژوهش در رابطه با امنیت سخت افزار و پیاده سازی امن الگوریتم های رمزنگاری

سوابق کاری :

- سال 98 تا کنون / پژوهشگاه خواجه نصیر: هیات علمی گروه امنیت سخت افزار
- سال 97 تا 98/ مرکز تحقیقات مخابرات: همکاری در قسمت امنیت سخت افزار پروژه تدوین نقشه راه طراحی، ساخت و تست قطعات نیمه هادی در حوزه ارتباطات و فناوری اطلاعات و در راستای برنامه ششم توسعه با نظارت خانم دکتر سعیدی
- شرکت فناوری نوین پردیس : طراحی و تست بیسیم های نظامی همکاری در قسمت برنامه نویسی
- شرکت قشم ولتاژ : کار روی PLC با زبان Ladder – انجام کد نویسی قسمت پردازش تصویر مربوط به بازوی رباتیکی
- شرکت فضا موج پردازش شریف: راه اندازی آی سی مربوط به فشرده سازی صوت، برای کار بر روی بیسیم _ کد نویسی OFDM با زبان VHDL و پیاده سازی بر روی Spartan3 _ طراحی بیسیم برای انتقال داده امن با امواج رادیویی و راه اندازی آی سی RF مربوطه با پردازنده AVR
- شرکت پایدان پارسا : کد نویسی stm1 به زبان VHDL و پروتکل های ارتباطی دیگر جهت انتقال صوت
- شرکت فناوران آینده: همکاری در بخش الکترونیک ربات پرنده با کنترلر ARM _ طراحی و راه اندازی برد تست هواپیماهای کوچک و بدون سرنشین به کمک پردازنده XMEGA
- انجام پروژه های درسی متعدد با AVR (atmega16, atmega32)
- انجام پروژه های درسی در حوزه پردازش تصویر (Open CV - matlab)

سوابق تدریس (استاد مدعو از سال 88) :

- استاد مشاور پایان نامه دکتری دانشگاه اصفهان
- دانشگاه صنعتی قم
- دانشگاه شریعتی

- دانشگاه مجازی تهران
- دانشگاه آزاد واحد تهران شمال
- دانشگاه آزاد واحد تهران جنوب
- دانشگاه پیام نور (تدریس و استاد راهنما دو پایان نامه)

دروس تدریس شده در دانشگاه:

مدار منطقی - معماری کامپیوتر- ریزپردازنده - زبان ماشین - ساختمان داده - ساختمان گسسته - برنامه نویسی - طراحی الگوریتم - سیستم عامل - آزمایشگاه ریز پردازنده- آزمایشگاه مدار منطقی - آزمایشگاه معماری کامپیوتر

داوری مقالات مجله ISeCure

مقالات ژورنالی :

-Reverse Engineering of Authentication Protocol in DesFir /M.Labafniya, H,Yousefi,A.Khalesi /The **ISI** journal of information security/ISeCure , 2023, index in **Scopus**//accepted

-An Obfuscation Method Based on CFGLUTs for Security of FPGAs/M.Labafniya, S.Etemadi/ The **ISI** journal of information security/ISeCure , 2021, index in **Scopus**

-Hardware Trojan Prevention and Detection by Filling Unused Space Using Shift registers, Gate-chain and Extra Routing/M.Labafniya, S.Etemadi/ The **ISI** journal of information security/ISeCure Volume 13,2021 , index in **Scopus**

-On the feasibility of using evolvable hardware for hardware Trojan detection and prevention /M.Labafniya, S.Picek, S.Etemadi, N.Mentens / Applied Soft Computing Journal(**Elsevier**), Volume 91, June 2020,

-Secure FPGA Design by Filling Unused Spaces/M.Labafniya, S.Etemadi, R.Saiedi/ The **ISI** journal of information security/ISeCure January 2019, Volume 11, index in **Scopus**

-Efficient Adder Cell Using GDI Structure/ Majlesi Journal of Telecommunication Devices/ 2018

-An efficient OHR subtractor circuit /M.Labafniya, M.Eshghi/ CSI Journal on Computer Science and Engineering (2011)

مقالات کنفرانسی بین المللی:

- Evolvable Hardware Architectures on FPGA for Side-channel Security/M.Labafniya, S.Etemadi, N.Mentens /18th International Conference on Applied Cryptography and Network Security, ACNS2020, pp 163-180, indexed in **Springer**

- Fault Tolerant Nanoscale Structures and related Delay /M.Labafniya/ The First Iranian Microelectronics Conference / ICMCONF01_024/ 2019(داخلی)

-RNS Division Algorithm for $2n-1$ and $2n$ dividers /M.Labafniya, M.Eshghi/ ICEE 2014 conference in Shahid Beheshti University / indexed in **IEEE**

- Non-iterative RNS division algorithm /M.Labafniya, M.Eshghi/ International MultiConference of Engineers and Computer Scientists 2012 (IMECS 2012) in Hong Kong/ indexed in **IEEE**

-An efficient adder/subtractor circuit for one-hot residue number system/M.Labafniya, M.Eshghi / 2010 International Conference on Electronic Devices, Systems and Applications (ICEDSA2010) in Malaysia/ indexed in **IEEE**

-An Efficient One-Hot OHR adder circuit /M.Labafniya, M.Eshghi/ ICEE 2010 conference in Isfahan University of technology/ indexed in **IEEE**

آشنایی با نرم افزار:

Programming language: Pascal, C, C++, C#, image processing with Open CV in Visual Studio and Matlab, VHDL, Verilog, assembly.

Processor & controller: AVR, 8051, Z80, FPGA (spartan3), PLC (logo, 200), ARM

Software: Proteus, Pspice, protel, Hspice, EWB, Codevision, basecom, modelsim, Xilinx(ISE) , Cadence, IP compiler, Vivado, Keil.

Operating system: Windows & Linux.

زبان خارجی:

فارسی – انگلیسی (دارای مدرک IELTS با نمره 7) - عربی

دروس گذرانده شده در مقطع کارشناسی ارشد و دکتری :

- پردازش تصویر
- بینایی ماشین
- پردازش صوت
- شبکه پیشرفته

- سیستم فازی
- شبکه عصبی
- ارزیابی کارایی شبکه
- معماری کامپیوتر پیشرفته
- VHDL
- پردازش سیگنال
- دینامیک و سینماتیک ربات
- رباتیک
- سیستم سوئیچینگ
- طراحی ریزپردازنده
- طراحی از مون پذیر
- سیستم های مطمئن
- VLSI پیشرفته
- ریزپردازنده مدرن